

I INDEX

Symbols

\$ADI_DSP home directory [2-7](#)
\$COMMAND_LINE_OBJECTS
 linker macro [2-8](#)
\$macro declaration [2-48](#)
\$macro= list_of_files linker macro
 [2-48](#)
\$OBJECTS linker macro [2-8](#)
.OVL file [B-4](#)
@ file linker switch [2-33](#)

Numerics

16-bit to 8-bit word packing [2-65](#)
32-bit to 16-bit data word packing
 [2-65](#)
32-bit to 8-bit word packing [2-65](#)
48-bit to 16-bit instruction word
 packing [2-65](#)
48-bit to 32-bit instruction word
 packing [2-65](#)
48-bit to 8-bit instruction word
 packing [2-65](#)

A

-a (append) archiver switch [3-8](#)
ABSOLUTE keyword [2-44](#)
ABSOLUTE() LDF operator [2-44](#)

ADDR() LDF operator [2-45](#)
ADDR23-0 lines [5-23](#)
ADI_DSP linker macro [2-48](#)
ADSP-21065L control registers
 DMAC8 [4-23](#), [4-28](#)
ADSP-2106x control registers
 DMAC0 [4-28](#)
 DMAC6 [4-23](#), [4-31](#)
ADSP-2106x/21160 control registers
 DMAC0 [4-23](#)
 DMAC10 [4-12](#), [4-23](#)
 DMAC6 [4-12](#), [4-23](#), [4-28](#)
 DMAC8 [4-12](#), [4-28](#)
ADSP-21160 control registers
 DMAC10 [4-23](#), [4-28](#)
 DMAC8 [4-31](#)
ADSP-21161 control registers
 DMAC10 [5-21](#), [5-25](#)
 DMAC8 [5-28](#), [5-31](#)
ADSP-21161N loader
 booting modes [5-11](#)
 boot-kernels [5-8](#), [5-14](#)
 command-line switches [5-6](#)
 command-line syntax [5-3](#)
 default boot kernels [5-16](#)
 -ExternalMemoryWidth # switch
 [5-7](#)

INDEX

- header words [5-18](#)
- HostWidth # switch [5-7](#)
- include file format [5-33](#)
- include output file [5-34](#)
- overview [5-1](#)
- selecting boot modes [5-13](#)
- ADSP-21xxx loader (see Loader)
- ALGORITHM() linker command [2-80](#)
- ALIGN() LDF linker command [2-50](#)
- all dumper switch [B-2](#)
- ALL_FIT algorithm [2-80](#)
- arall dumper switch [B-2](#)
- ARCHITECTURE{} linker command [2-50](#)
- Archive file [3-8](#)
- Archiver [3-1](#)
 - a switch [3-8](#)
 - archive_file entry [3-8](#)
 - c (create) switch [3-9](#)
 - command-line syntax [3-6](#)
 - creating entry points [3-4](#)
 - d (delete) switch [3-9](#)
 - file searches [3-8](#)
 - i filename switch [3-9](#)
 - M switch [3-9](#)
 - MM switch [3-9](#)
 - object_file entry [3-8](#)
 - p (print archive) switch [3-9](#)
 - r (replace file) switch [3-9](#)
 - v (verbose) switch [3-9](#)
 - writing archive routines [3-4](#)
- Arithmetic operators in the linker [2-40](#)

- arsym dumper switch [B-1](#)
- Assembler
 - assembly source files [2-10](#), [A-3](#)
 - initialization data files (.DAT) [A-3](#)
 - non-keyword operators and conventions [A-4](#)
 - object files (.DOJ) [A-7](#)

B

- b (boot-type) loader switch [4-6](#), [5-6](#)
- B0 bytes [2-62](#)
- BEST_FIT algorithm [2-81](#)
- BMS pin [4-14](#), [5-13](#)
- Boot kernels
 - for ADSP-2106x/21160 loader [4-15](#)
 - for ADSP-21161N loader [5-14](#)
 - modifying [5-16](#)
- BOOT keyword [2-44](#)
- Boot memory formats [4-17](#), [5-18](#)
- Boot sequence and kernel loading [4-15](#)
- Bootling
 - DATA23-16 bits [5-20](#), [5-24](#)
 - described [4-12](#), [5-11](#)
 - EPROM mode selection [4-22](#), [5-19](#), [5-20](#)
 - host mode selection [4-27](#), [5-24](#), [5-25](#)
 - include format [5-33](#)
 - interrupt vector table [4-34](#)
 - link mode selection [4-31](#), [5-27](#), [5-28](#)
 - link port [4-31](#)
 - multiprocessor system [4-32](#), [5-32](#)
 - NOP or IDLE instruction [4-14](#), [5-20](#), [5-25](#)
 - SPI mode selection [5-30](#)

- wake-up sequence [5-23](#), [5-27](#)
 - Bootling mode
 - data packing [4-25](#)
 - initialization block tags [4-17](#), [5-19](#)
 - Bootling mode pins [4-14](#), [5-13](#)
 - BMS [4-14](#), [4-15](#), [5-13](#)
 - EBOOT [4-14](#), [4-15](#), [5-13](#)
 - LBOOT [4-14](#), [4-15](#), [5-13](#)
 - Bootling modes [4-11](#), [4-12](#), [5-11](#)
 - boot sequence [4-13](#)
 - EPROM [4-11](#), [4-12](#), [4-22](#), [5-21](#)
 - EPROM (in ADSP-21161) [5-19](#)
 - host [4-11](#), [4-12](#), [4-27](#)
 - host (in ADSP-21161) [5-24](#)
 - IIVT bit [4-34](#)
 - kernel loading [4-13](#)
 - link [4-11](#), [4-12](#), [4-31](#)
 - link (in ADSP-21161) [5-27](#)
 - no boot [4-12](#), [4-33](#)
 - output file formats [5-11](#)
 - reset vector address [4-14](#)
 - selecting [4-14](#), [5-13](#)
 - SPI [5-30](#)
 - Boot-Kernel Changes and Software
 - Issues [4-19](#), [5-15](#)
 - Boot-Kernel Features & Boot-Loading
 - Process [4-15](#), [5-14](#)
 - Boot-kernel switch [4-8](#), [5-8](#)
 - Boot-type formats [4-7](#), [5-7](#)
 - Broadcast writes [2-93](#)
 - Build (Processed) Files [A-7](#)
 - Build tool options
 - Archiver [3-2](#)
 - Linker [2-23](#)
 - Loader [4-3](#), [5-2](#)
 - Splitter [6-2](#)
 - Bus lock [2-93](#)
 - byte_order_list byte [2-62](#)
- ## C
- c (create archive) archiver switch [3-9](#)
 - c (custom) loader switch [4-6](#)
 - C/C++ source files [2-10](#)
 - Command line
 - Archiver [3-6](#)
 - ELF file dumper [B-1](#)
 - Linker [4-2](#), [5-2](#)
 - Loader [4-3](#), [5-3](#)
 - Splitter [6-3](#)
 - COMMAND_LINE_LINK_AGAIN
 - ST LDF linker macro [2-47](#)
 - COMMAND_LINE_OBJECTS
 - linker macro [2-47](#)
 - COMMAND_LINE_OUTPUT_FILE
 - E LDF linker macro [2-47](#)
 - Conventions
 - assembler [A-4](#)
 - linker [2-40](#)
 - Customer support [1-3](#)
- ## D
- d (delete from archive) archiver switch [3-9](#)
 - d (processor) loader switch [4-7](#), [5-6](#)
 - Darchitecture (target architecture)
 - linker switch [2-33](#)
 - Data
 - block header [5-18](#)

INDEX

- packing logic [2-63](#)
- placement [2-35](#)
- Debugger files [A-15](#)
- Debugging errors
 - in Linker [2-24](#)
- Default directory [2-28](#)
- DEFINED() LDF operator [2-45](#)
- Defining your DSP system to the linker (see Linker Description File)
- Disassembling a library member [B-3](#)
- Disassembly (using the dumper) [B-3](#)
- DLB files [2-29](#)
- dm (include Data Memory) splitter
 - switch [6-6](#)
- DM keyword [2-44](#)
- DMA
 - packing order [2-63](#)
- DMA channel 10 (in ADSP-21161)
 - [5-20](#), [5-24](#)
- DMAC0 control register
 - host booting [4-28](#)
- DMAC10 control register [4-12](#), [5-19](#)
 - EPROM booting [4-23](#), [5-21](#)
 - host booting [4-28](#), [5-24](#), [5-25](#)
 - initialization [5-21](#), [5-25](#)
- DMAC6 control register [4-12](#)
 - EPROM booting [4-23](#)
 - link port booting [4-31](#)
- DMAC8 control register [4-12](#)
 - EPROM booting [4-23](#)
 - host booting [4-28](#)
 - link port booting [4-31](#), [5-28](#)
 - SPI port booting [5-30](#)
- DOJ files [2-29](#)
- Dump in hex and ASCII formats [B-2](#)
- Dumping
 - overlay archive file [B-4](#)
- DXE files [2-29](#), [2-123](#)
- E
 - e (eliminate unused symbols) linker switch [2-35](#)
 - e (except shared memory) loader switch [4-7](#), [5-6](#)
 - EBOOT pin [4-14](#), [5-13](#)
 - ELF file dumper [B-1](#)
 - command-line switches [B-1](#)
 - command-line syntax [B-1](#)
 - filename parameter [B-2](#)
 - elfar command [B-3](#)
 - elfdump.exe [B-1](#)
 - ELIMINATE() linker command [2-51](#)
 - Empty bytes [2-62](#)
 - EPROM (see Loader or Splitter)
 - EPROM booting
 - ADDR 31-0 [4-25](#)
 - BMS pin [4-26](#), [5-19](#)
 - boot-loading sequence [4-24](#)
 - data packing [4-25](#)
 - DMA settings [4-23](#), [5-19](#)
 - external port data bus lines [4-25](#)
 - for single processor [4-26](#)
 - in ADSP-21161N loader [5-19](#)
 - mode selections [4-22](#)
 - multiprocessor systems [4-8](#), [4-32](#), [5-32](#)
 - program counter settings [4-24](#)
 - transfer settings [5-21](#)

WAIT register [4-26](#)

Errors

- in linking [2-24](#)
- Linking [2-23](#)

-es (eliminate listed sections) linker switch [2-35](#)

-ev (eliminate unused symbols, verbose) linker switch [2-35](#)

-ev (eliminate unused symbols, verbosely) linker switch [2-35](#)

external memory word packing width [5-7](#)

External port

- buffer [2-63](#)

ExternalMemoryWidth # loader switch [5-7](#)

ExternalMemoryWidth setting [5-15](#)

- in SPI boot mode [5-13](#)

F

-f (boot file format) loader switch [4-7](#), [5-7](#)

-f (PROM file format) splitter switch [6-6](#)

FALSE keyword [2-44](#)

FFT [2-58](#)

-fh dumper switch [B-1](#)

File extension [2-26](#), [6-4](#)

FILL() command [2-78](#)

FIRST_FITalgorithm [2-80](#)

Format References [A-17](#)

Fragmented memory [2-35](#)

H

-h (command line help) loader switch [4-8](#), [5-7](#)

-help (command line help) linker switch [2-35](#)

Host booting [4-27](#), [5-24](#)

- BMS pin [4-27](#), [5-24](#)
- boot-loading sequence [4-28](#)
- BUSLCK bit [4-29](#)
- DMA interrupt [4-30](#)
- DSP connections [4-27](#)
- IMASK register [4-29](#), [4-30](#)
- IMDW register [4-30](#)
- in ADSP-21161N loader [5-24](#)
- NOP or IDLE instruction [4-30](#)
- program counter settings [4-27](#)
- transfer settings [5-25](#)

-HostWidth # loader switch [5-7](#)

HostWidth setting [5-33](#)

- in host boot mode [5-12](#)
- in PROM boot mode [5-11](#)
- in SPI boot mode [5-12](#)

How to use

- Archiver [3-3](#)
- Loader [4-11](#), [5-10](#)
- Splitter [6-2](#)

How to use linker commands [2-14](#), [2-20](#)

I

-i (include search directory) linker switch [2-35](#)

-i (input to archive) archiver switch [3-9](#)

-i x0(-x1) dumper switch [B-2](#)

INDEX

- id#exe (multi-processor ID) loader
 - switch [4-8, 5-8](#)
- id#exe loader switch [4-33](#)
- IDMA booting [4-3, 5-3](#)
- include format [4-7, 5-7](#)
- INCLUDE() linker command [2-51](#)
- Initialization type tags [4-17, 5-18](#)
- Input section names [2-16](#)
- Input Sections [2-122](#)
- INPUT_SECTION_ALIGN() linker
 - command [2-52](#)
- INPUT_SECTIONS() linker
 - command [2-77](#)
- Interpreting errors
 - linking [2-24](#)
- interrupt vector table [4-34](#)
- ip (individual placement) linker
 - switch [2-35](#)

J

- jump (_OverlayManager) command [2-70](#)

K

- keep (keep unused symbols) linker
 - switch [2-36](#)
- KEEP() linker command [2-52](#)

L

- l (boot-kernel) loader switch [4-8, 5-8](#)
- L path (libraries and objects) linker
 - switch [2-33](#)
- LBOOT pin [4-14, 5-13](#)
- LDF

- commands [2-122](#)
- files [2-29](#)
- macros [2-47, 2-122](#)
- scope [2-122](#)
- LDF (see Linker Description File)
- Librarian Archive Files (.DLB) [A-8](#)
- Libraries (see Archiver)
- LINK [5-12](#)

Link

- dialog inputs [2-13](#)
- objects [2-123](#)
- Link booting [4-31, 5-27](#)
 - BMS pin [4-31, 5-28](#)
 - data packing [4-31](#)
 - DMA channel interrupts [4-31](#)
 - external clock signal [4-31](#)
 - IMASK register [4-31](#)
 - in ADSP-21161N [5-27](#)

Link buffers

- buffer 0 [5-27, 5-28, 5-29](#)
- buffer 4 [4-12, 4-31](#)
- LINK_AGAINST() linker command [2-52, 2-53](#)

Linker

- Command-line files (.TXT) [A-6](#)
- command-line switch syntax [2-27](#)
- command-line syntax [2-25](#)
- default options [2-23](#)
- Description files (.LDF) [A-6](#)
- errors [2-24](#)
- Executable files (.DXE, .SM, .OVL, .DLO) [A-8](#)
- expression syntax [2-41](#)
- file name conventions [2-29](#)

- keywords [2-42](#)
- Memory map files (.MAP) [A-8](#)
- Non-keyword operators & conventions [2-40](#)
- selecting target processor [2-36](#)
- Linker command-line switch
 - @file [2-33](#)
 - Darchitecture [2-33](#)
 - e [2-35](#)
 - es secName [2-35](#)
 - ev [2-35](#)
 - help [2-35](#)
 - i directory [2-35](#)
 - keep symName [2-36](#)
 - L path [2-33](#)
 - M [2-34](#)
 - Map file [2-34](#)
 - MDmacro =def [2-34](#)
 - MM [2-34](#)
 - null [2-33](#)
 - o filename [2-36](#)
 - pp [2-36](#)
 - proc processor [2-36](#)
 - S [2-34](#)
 - s [2-36](#)
 - sp [2-36](#)
 - t [2-37](#)
 - T file [2-34](#)
 - v [2-37](#)
 - version [2-37](#)
 - warnonce [2-37](#)
 - xref filename [2-37](#)
- Linker commands
 - ALIGN() [2-50](#)
 - ARCHITECTURE{} [2-50](#)
 - ELIMINATE_SECTIONS() [2-51](#)
 - INCLUDE() [2-51](#)
 - INPUT_SECTION_ALIGN() [2-52](#)
 - KEEP() [2-52](#)
 - LINK_AGAINST [2-52](#)
 - MAP() [2-53](#)
 - MEMORY{} [2-54](#)
 - MPMEMORY{} [2-56](#)
 - PACKING() [2-62](#)
 - PLIT{} [2-71](#)
 - PROCESSOR{} [2-72](#)
 - RESOLVE() [2-74](#)
 - SEARCH_DIR() [2-75](#)
 - SECTIONS{} [2-75](#)
 - SHARED_MEMORY{} [2-81](#)
- Linker Description File (LDF) [2-3, 2-123](#)
- Linker switches, summary [2-30](#)
- Linking
 - multi-processor system [2-88](#)
 - objects in LDF [2-8](#)
 - order [2-8](#)
 - overlay memory system [2-95](#)
 - shared memory [2-88](#)
 - single-processor system [2-85, 2-87](#)
- Listing file [B-3](#)
- Live memory [2-123](#)
- Load dialog box [4-3, 5-3](#)
- Loader
 - ASCII format files (.LDR) [A-10](#)
 - Binary format files (.LDR) [A-11](#)
 - boot file formats [4-7, 5-7](#)
 - command line syntax [4-3](#)

INDEX

- file extensions [4-3](#), [5-3](#)
- filename parameter [4-6](#)
- for ADSP-2106x/21160 DSPs [4-1](#)
- for ADSP-21161 DSP [5-1](#)
- Guide [4-11](#), [5-10](#)
- Hex format files (.LDR) [A-9](#)
- Include format files (.LDR) [A-10](#)
- multiprocessor ID switch [4-8](#), [5-8](#)
- option settings [4-2](#), [5-2](#)
- Reference [4-2](#), [4-35](#), [5-2](#), [5-15](#), [5-35](#)
- selecting booting mode [4-14](#)
- selecting target processor [4-9](#)
- supporting multiprocessor system [4-4](#), [5-4](#)
- Location counter (.) LDF operator [2-45](#)

M

- M (build and produce dependencies) archiver switch [3-9](#)
- M (dependency check and output) linker switch [2-34](#)
- M (produce dependencies) archiver switch [3-9](#)
- Map (file) linker switch [2-34](#)
- MAP() linker command [2-53](#)
- MDmacro =def (macro value) linker switch [2-34](#)
- Mem21k initializer [B-5](#)
- mem21k utility [4-20](#)
- Member_file archiver [3-8](#)
- Memory architecture [2-16](#)

- run-time [2-123](#)
- segment [2-14](#), [2-16](#), [2-122](#)
- usage [2-16](#)
- MEMORY_SIZEOF() LDF operator [2-45](#)
- MEMORY{} linker command [2-14](#), [2-54](#)
- MM (dependency check, output and build) linker switch [2-34](#)
- MPMEMORY{} linker command [2-56](#)
- Multiprocessor booting [4-32](#)
 - from EPROM [4-32](#), [5-21](#), [5-32](#), [5-33](#)
 - from single EPROM [4-32](#), [5-33](#)
- Multiprocessor memory space [2-93](#)

N

- n (name) dumper switch [B-2](#)
- no boot mode [4-33](#)
- norom (no ROM in PROM) splitter switch [6-6](#)
- null (options display) linker switch [2-33](#)
- Null bytes [2-62](#), [2-64](#)
- NUMBER_OF_OVERLAYS() linker command [2-80](#)

O

- o (output file) linker switch [2-36](#)
- o (output file) loader switch [4-9](#), [5-9](#)
- o (output file) splitter switch [6-6](#)
- ost dumper switch [B-2](#)
- Output file format

- host [5-12](#)
- link [5-12](#)
- PROM [5-11](#)
- SPI [5-12](#)
- OUTPUT linker command [2-8](#)
- Output Sections [2-122](#)
- ov_id_loaded buffer [2-115](#)
- Overlay
 - archive file dumping [B-4](#)
 - definition [2-57](#), [2-123](#)
 - loading instructions [2-69](#)
 - memory manager [2-103](#)
- Overlay special symbols [2-98](#), [2-99](#)
 - _ov_endaddress_# [2-99](#)
 - _ov_run-timestartaddress_# [2-99](#)
 - _ov_size_# [2-99](#)
 - _ov_startaddress_# [2-99](#)
- OVERLAY_ID linker command [2-80](#)
- OVERLAY_INPUT linker command [2-79](#)
- Overlaying [2-57](#)
- Overlays [2-57](#)
 - grouped [2-58](#)
 - ungrouped [2-58](#)
- OVL files [2-29](#), [2-123](#)
- P**
- p (print archive contents) archiver switch [3-9](#)
- p (prom start address) loader switch [4-9](#), [5-9](#)
- Packing
 - for DMA in overlays [2-63](#)
 - packing.h file. [2-63](#)
- Packing format
 - ADSP-2106x DMA overlays [2-66](#)
 - ADSP-21161N DMA overlays [2-66](#)
- Packing mode (PMODE) bits [5-21](#), [5-25](#)
- PACKING()
 - inker command [2-62](#)
 - used with External Port [2-63](#)
- ph dumper switch [B-2](#)
- Placing your program in memory with the linker [2-75](#)
- PLIT commands
 - PLIT_DATA_OVERLAY_ID [2-72](#)
 - PLIT_DATA_OVERLAY_IDS [2-69](#)
 - PLIT_SYMBOL_ADDRESS [2-69](#), [2-72](#)
 - PLIT_SYMBOL_OVERLAYID [2-69](#), [2-72](#)
- PLIT functions
 - using with overlays [2-98](#)
- PLIT{} linker command [2-71](#)
 - inserting assembly instructions [2-98](#)
- pm (include Program Memory)
 - splitter switch [6-7](#)
- PM keyword [2-44](#)
- Porting from previous SHARCs
 - Bootting [5-20](#), [5-24](#), [5-28](#)
- pp (stop after preprocessing) linker switch [2-36](#)
- Preprocessor
 - macros [2-47](#)
- Preprocessor Header Files (.H) [A-5](#)
- proc (processor) linker switch [2-36](#)

-proc (processor) loader switch [4-9](#), [5-9](#)
Procedure
 for using Visual DSP++ linker [2-23](#)
Procedure for using the Visual DSP
 linker [6-2](#)
Procedure for using the Visual DSP
 loader [5-2](#)
Procedure for using the Visual DSP++
 loader [4-3](#)
PROCESSOR{} linker command [2-72](#)
PROM files [6-3](#)

R

-r (replace file) archiver switch [3-9](#)
-r (ROM widths) splitter switch [6-7](#)
-ram (include RAM in PROM) splitter
 switch [6-7](#)
Reflective semaphore [2-93](#)
Reset vector address [4-14](#), [4-19](#), [4-24](#),
 [5-16](#)
RESOLVE() linker command [2-53](#),
 [2-74](#)
RESOLVE_LOCALLY linker
 command [2-81](#)
RTI instruction [4-18](#)
Runtime Memory [2-123](#)

S

-s (include memory segment) splitter
 switch [6-8](#)
-s (strip all symbols) linker switch [2-36](#)
-S (strip debug symbols) linker switch
 [2-34](#)

SEARCH_DIR() linker command
 [2-75](#)
SECTION_NAME declaration rules
 [2-75](#)
SECTIONS{} linker command [2-20](#),
 [2-75](#)
Semaphores
 reflective [2-93](#)
Setting options
 Archiver [3-2](#)
 Linker [2-23](#)
 Loader [4-3](#), [5-2](#)
 Splitter [6-2](#)
-sh dumper switch [B-2](#)
SHARED_MEMORY{} linker
 command [2-81](#)
SHT_NOBITS
 keyword [2-87](#)
 section qualifier [2-87](#)
SHT_NOBITS keyword [2-77](#)
SIZE() linker command [2-81](#)
SIZEOF() LDF operator [2-45](#)
SM files [2-29](#), [2-123](#)
Source files [A-2](#)
-sp (skip preprocessing) linker switch
 [2-36](#)
Specified path [2-28](#)
SPI control register (SPICTL) [5-30](#)
SPI port booting [5-30](#)
SPIRX register [5-30](#), [5-31](#)
Splitter
 Byte-stacked format files (.STK)
 [A-13](#)
 command line switches [6-6](#)

- command line syntax [6-3](#)
 - executable parameter [6-6](#)
 - Guide [6-2](#)
 - Hex format files (.H_#) [A-13](#)
 - Motorola S-Record format files
 (.S_#) [A-11](#)
 - producing PROM files [6-4](#)
 - Reference [6-3](#)
 - SPORT data file [A-15](#)
 - SYSCON register [4-19](#), [4-25](#), [4-28](#),
 [4-34](#)
 - SYSTAT register [4-16](#)
- T**
- t (timeout cycles) loader switch [4-10](#),
 [5-9](#)
 - t (trace) linker switch [2-37](#)
 - T file (executable program placement)
 linker switch [2-34](#)
 - Target [2-123](#)
 - Technical support [1-3](#)
 - TRUE keyword [2-44](#)
- U**
- u (user flags) splitter switch [6-8](#)
 - Ungrouped overlays [2-58](#)
 - User selected directories [2-28](#)
 - Utilities
 - ELF file dumper [B-1](#)
 - Mem21k memory initializer [B-5](#)
- V**
- v (verbose archiver messages) archiver
 switch [3-9](#)
 - v (verbose loader messages) loader
 switch [4-10](#), [5-9](#)
 - v (verbose) linker switch [2-37](#)
 - VERBOSE keyword [2-51](#)
 - version (linker version) linker switch
 [2-37](#)
 - Visual DSP archiver
 - Guide [3-3](#)
 - Visual DSP loader
 - Guide [4-11](#), [5-10](#)
 - Visual DSP splitter
 - Guide [6-2](#)
 - Reference [6-3](#)
 - Visual DSP++
 - linker errors [2-24](#)
 - Visual DSP++ linker
 - Reference [2-25](#)
 - Visual DSP++ loader
 - Reference [5-1](#)
- W**
- Warnings in linking [2-23](#), [2-24](#)
 - warnonce (single symbol warning)
 linker switch [2-37](#)
 - Word
 - packing [2-65](#)
 - size [1-1](#)
 - Word width setting in loader output
 file [5-7](#)
 - Working with different boot types
 [4-12](#), [5-11](#)

X

-xref (external reference file) linker
switch [2-37](#)

XREF keyword [2-44](#)